



## Convocatòria a l'entrevista

### **Codi borsa disciplina/es:**

- ATP-710-2 Circuits i sistemes integrats
- ATP-710-2 Dispositius semiconductors i microsistemes
- ATP-710-2 Electrònica industrial i de potència
- ATP-710-2 Sistemes de mesura i instrumentació biomèdica

Les persones candidates que han superat la prova de valoració dels mèrits i capacitats són convocades a la realització de l'entrevista d'acord amb el següent calendari:

**Les entrevistes es realitzaran a:** Sala número 7 de la planta 9 de l'Edifici ETSEIB-H (Campus Sud de la UPC), c/ Diagonal 647, 08028 Barcelona.

<u>COGNOM I NOM</u>	<u>DATA / HORA</u>
Lumbreras Carrasco, David	Divendres 24 de març, 10,30h
Valls Pérez, Joan	Divendres 24 de març, 11,05h
Arellano Espitia, Francisco	Divendres 24 de març, 11,40h

[Data publicació al taulell d'anuncis de la comissió: 21 de març de 2023](#)

Finalitzat l'acte, el/la president/a dóna per acabada la sessió.  
Com a secretari/ària, estenc aquesta acta amb la conformitat del/de la president/a i la signatura de tots els membres de la comissió.

Barcelona, a 20 de març de 2023

EL PRESIDENT/A  
(Victor Suñe)

SECRETARI/ÀRIA  
(Miguel Castilla)

VOCAL  
(Jose Luis Romeral)